

	UNIVERSIDAD NACIONAL DE ITAPÚA – U.N.I. <i>Creada por Ley N°:1.009/96 del 03/12/96</i> Facultad de Ingeniería	
	Programa de Estudios	

Materia:	Microprocesadores y Lenguaje de Ensamblador	Semestre:	Octavo	
Ciclo:	Ingeniería Informática			
Código de la materia:	329			
Horas Semanales:	Teóricas:			4
	Prácticas:			-
	Laboratorio:			2
Horas Semestrales:	Teóricas:			64
	Prácticas:			-
	Laboratorio:	32		
Pre-Requisitos:	Introducción a la programación II y Diseño Digital			

I- OBJETIVOS GENERALES

Los objetivos de esta materia es potenciar en el alumno las capacidades de:

1. Apreciar el progreso y evolución de los microprocesadores.
2. Comprender los factores que influyen en el rendimiento de una computadora
3. Comprender el funcionamiento del microprocesador
4. Comprender los factores que determinan el diseño de una microprocesadora
5. Aprender a programar en lenguaje de ensamblador
6. Familiarizarse con conceptos de sistemas de procesamiento paralelo y otros modelos más avanzados de cómputo.

II. CONTENIDOS PROGRAMÁTICOS:

- Unidad I: Repaso de Conceptos Básicos
- Unidad II: Introducción al Lenguaje Ensamblador
- Unidad III: Diseño de Microprocesadores
- Unidad IV: Funcionamiento de los CPUs
- Unidad V: Temas Avanzados

III. BIBLIOGRAFÍA:

Patterson, D. y Hennessy, J. L. (1994). Organización y diseño de computadores. La interfaz hardware/software. Mc Graw-Hill Interamericana.

Morris Mano, M. (1982). Lógica Digital y Diseño de Compiladores. Prentice Hall.

Aprobado por CD N° 065/2015 Fecha: 19/08/2015	Actualización No.: _____ Resolución No.: _____ Fecha: _____	_____ Sello y Firma	Página 1 de 1
--	---	------------------------	---------------